

Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Сибирский государственный индустриальный университет»
Кафедра электротехники, электропривода и промышленной электроники

УТВЕРЖДАЮ
Проректор по учебной и
воспитательной работе
_____ М.В. Темлянцев
подпись
« ____ » _____ 20__ г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

Основы микропроцессорной техники

11.03.04 «Электроника и наноэлектроника»
(направленность (профиль): «Промышленная электроника»)

Квалификация выпускника
Бакалавр

Форма обучения
Очная форма

Срок обучения: 4 года

Год начала подготовки 2021

Новокузнецк
2021

1 Цели и задачи освоения учебной дисциплины

Целями учебной дисциплины являются:

- освоение обучающимися основных принципов построения, функционирования и использования современных средств микропроцессорной техники;
- формирование у обучающихся навыков разработки микропроцессорных систем для применения в науке и промышленности.

Задачами учебной дисциплины являются:

- изучение основных логических устройств;
- изучение архитектуры и логики работы микропроцессоров;
- применение аппаратных и программных средств при проектировании микропроцессорных устройств.

2 Место учебной дисциплины в структуре ООП по направлению подготовки (специальности)

Учебная дисциплина относится к учебным дисциплинам обязательной части **Блока 1 «Дисциплины (модули)»** ООП по направлению подготовки (специальности) 11.03.04 «Электроника и наноэлектроника».

Учебная дисциплина базируется на предварительном усвоении обучающимися учебных дисциплин:

- Информатика;
- Математика.

Учебная дисциплина дополняет знания, умения и навыки, получаемые по одновременно изучаемым и последующим дисциплинам:

- Микропроцессорные управляющие и информационные устройства.

3 Планируемые результаты обучения по учебной дисциплине

Процесс изучения учебной дисциплины направлен на формирование следующих компетенций:

– Общепрофессиональные компетенции

Наименование категории (группы) ОПК	Код и наименование ОПК	Код и наименование индикатора достижения ОПК	Планируемые результаты обучения
Научное мышление	ОПК-1: Способен использовать положения, законы и методы естественных наук и математики для решения задач инженерной деятельности	ОПК-1.2 Применяет физические законы и математические методы для решения задач теоретического и прикладного характера	– знать: способы задания булевых функций с помощью таблиц истинности и методы их минимизации. – уметь: читать структурные и принципиальные схемы микропро-

			цессорных устройств, . – владеть: навыками составления схем электронного устройства на основе логических функций.
--	--	--	--

– Универсальные компетенции

Наименование категории (группы) УК	Код и наименование УК	Код и наименование индикатора достижения УК	Планируемые результаты обучения
Системное и критическое мышление	УК-1: Способен осуществлять поиск, критический анализ и синтез информации, применять системный подход для решения поставленных задач	УК-1.3 Рассматривает различные варианты решения задачи, оценивает их преимущества и риски	– знать: схемотехнические решения выполнения арифметических и логических операций, матричное мультиплексирование данных между регистрами и по схеме с проводным ИЛИ. – уметь: применять полученные знания при эксплуатации микропроцессорной техники. – владеть: методами организации ввода информации в различных режимах.
		УК-1.5 Определяет и оценивает практические последствия возможных вариантов решения задачи	– знать: шинную организацию обмена информацией, назначение архитектурных элементов микропроцессоров, принципы функционирования процессора. – уметь: применять полученные знания при разработке микропроцессорной техники. – владеть: методами организации вывода информации в различных режимах.

4 Объем и содержание учебной дисциплины

Учебные занятия по учебной дисциплине проводятся в форме контактной работы и в форме самостоятельной работы обучающихся.

Контактная работа обучающихся с педагогическим работником включает в себя занятия лекционного типа (лекции), занятия семинарского типа (семинары, практические занятия, практикумы, лабораторные работы, коллоквиумы), промежуточную аттестацию обучающихся и иную контактную работу, предусматривающую групповую или индивидуальную работу обучающихся с педагогическим работником. Контактная работа обучающихся с педагогическим работником может быть аудиторной, внеаудиторной, а также проводиться в электронной информационно-образовательной среде.

Объем учебной дисциплины

Семестр / курс		ИТОГО	3 семестр
Форма промежуточной аттестации			экзамен
Трудоёмкость	<i>академ. час.</i>	216	216
	<i>зачетных единиц</i>	6	6
Лекции, <i>академ. час.</i>		36	36
в форме практической подготовки		0	0
Лабораторные работы, <i>академ. час.</i>		18	18
в форме практической подготовки		0	0
Практические занятия, <i>академ. час.</i>		36	36
в форме практической подготовки		0	0
Курсовая работа / проект, <i>академ. час.</i>		0	0
в форме практической подготовки		0	0
Консультации, <i>академ. час.</i>		0	0
в форме практической подготовки		0	0
Самостоятельная работа, <i>академ. час.</i>		90	90
в форме практической подготовки		0	0
Контроль, <i>академ. час.</i>		36	36
в форме практической подготовки		0	0

Содержание учебной дисциплины

Раздел 1 Арифметические основы теории цифровых устройств (Непозиционная и позиционная системы счисления. Системы счисления: двоичная; восьмеричная; десятичная; шестнадцатеричная. Правила перевода из одной системы счисления в другую. Представление чисел в форме с плавающей запятой. Представление чисел с фиксированной запятой. Кодирование положительных чисел в форме с фиксированной запятой. Кодирование отрицательных чисел в форме с фиксированной запятой. Перевод отрицательных чисел из дополнительного и обратного кодов в прямой код. Сложение положительных чисел. Сложение отрицательных чисел или чисел с разными знаками.);

Раздел 2 Логические основы цифровой схемотехники (Переключательные функции. Законы алгебры логики. Дизъюнктивные и конъюнктивные нормальные формы представления логических функций. Мини-

мизация логических функций с использованием карт Карно. Анализ и синтез комбинационных схем. Правила оформления схем цифровых устройств. Функционально полные системы логических элементов. Базис. Особенности работы комбинационных схем. Гонки. Классификация элементов цифровой схемотехники. Основные характеристики и параметры элементов цифровой схемотехники.);

Раздел 3 Комбинационные устройства (Дешифраторы и шифраторы. Мультиплексоры и демультимплексоры. Цифровые компараторы. Одноразрядные и многоразрядные компараторы. Сумматоры. Арифметико-логические устройства.);

Раздел 4 Последовательностные устройства (Триггеры. Регистры. Счётчики);

Раздел 5 Запоминающие устройства (Классификация и характеристики микросхем памяти. Структурная организация запоминающих устройств. Запоминающие элементы. Режим работы и характеристики статических БИС ЗУ. Организация статических ЗУ. Структурная организация БИС ЗУ. Запоминающие элементы статических ОЗУ. Запоминающие элементы динамических ОЗУ. Запоминающие элементы масочных ПЗУ. Запоминающие элементы однократно программируемых пользователем ПЗУ. Запоминающие элементы перепрограммируемых ПЗУ.);

Раздел 6 Организация функционирования микропроцессорной системы (Структура микропроцессора и микропроцессорной системы. Система команд микропроцессора).

5 Перечень тем лекций

№ раздела / темы дисциплины	Темы лекций	Трудоемкость, академ. час	
		всего	в форме практической подготовки
Раздел 1.	Арифметические основы теории цифровых устройств	4	
Раздел 2.	Логические основы цифровой схемотехники	4	
Раздел 3.	Комбинационные устройства	9	
Раздел 4.	Последовательностные устройства	9	
Раздел 5.	Запоминающие устройства	4	
Раздел 6.	Организация функционирования микропроцессорной системы	6	
Итого:		36	0

6 Перечень тем практических занятий (семинаров)

№ раздела / темы дисциплины	Темы практических занятий (семинаров)	Трудоемкость, академ. час
-----------------------------	---------------------------------------	---------------------------

		всего	в форме практической подготовки
Раздел 1.	Решение задач машинной и логической арифметики	8	
Раздел 2.	Решение задач на минимизацию булевых функций	8	
Раздел 3.	Решение задач на кодирующие устройства комбинационного типа	10	
Раздел 4.	Решение задач на последовательностные устройства	10	
Итого:		36	0

7 Перечень тем лабораторных работ

№ раздела / темы дисциплины	Темы лабораторных работ	Трудоемкость, академ. час	
		всего	в форме практической подготовки
Раздел 2.	Исследование основных логических элементов и простейших комбинационных устройств	4	
Раздел 3.	Исследование основных комбинационных устройств Исследование четырёхразрядного параллельного сумматора	6	
Раздел 4.	Исследование RS-, D-, T-триггеров Исследование параллельного, последовательного и универсального регистров	4	
Раздел 4.	Исследование счётчиков электрических импульсов	4	
Итого:		18	0

8 Перечень тем курсовых работ (проектов)

№ раздела / темы дисциплины	Темы курсовых работ (проектов)	Трудоемкость, академ. час	
		всего	в форме практической подготовки
	<i>Отсутствуют</i>		
Итого:		0	0

9 Виды самостоятельной работы

№ раздела / темы дисциплины	Виды самостоятельной	Трудоемкость, академ. час
-----------------------------	----------------------	---------------------------

плины	работы	дем. час	
		всего	в форме практической подготовки
Раздел 1.	1. Изучение лекционного материала; 2. Подготовка к практическому занятию; 3. Подготовка к текущему контролю.	8	
Раздел 2.	1. Изучение лекционного материала; 2. Оформление отчета по лабораторной работе; 3. Подготовка к лабораторной работе; 4. Подготовка к практическому занятию.	17	
Раздел 3.	1. Изучение лекционного материала; 2. Оформление отчета по лабораторной работе; 3. Подготовка к лабораторной работе; 4. Подготовка к практическому занятию; 5. Подготовка к текущему контролю.	17	
Раздел 4.	1. Изучение лекционного материала; 2. Оформление отчета по лабораторной работе; 3. Подготовка к лабораторной работе; 4. Подготовка к практическому занятию; 5. Подготовка к текущему контролю.	17	
Раздел 5.	1. Изучение лекционного материала; 2. Подготовка к текущему контролю.	17	
Раздел 6.	1. Изучение лекционного материала; 2. Подготовка к текущему контролю.	14	
<i>Контроль</i>	<i>Подготовка к экзамену</i>	36	
Итого:		126	0

10 Учебно-методическое и информационное обеспечение учебной дисциплины

а) литература:

1 Микропроцессорные системы : учебное пособие для вузов / Е. К. Александров, Р. И. Грушвицкий, М. С. Куприянов, О. Е. Мартынов и др. - Санкт-Петербург : Политехника, 2012. - 935 с. - ISBN 5-7325-0516-4. – URL: <http://www.studentlibrary.ru/book/ISBN5732505164.html> (дата обращения: 09.03.2021);

2 Пухальский, Г. И. Цифровые устройства : учебное пособие для вузов / Г. И. Пухальский, Т. Я. Новосельцева. - Санкт-Петербург : Политехника, 2012. - 885 с. - ISBN 5-7325-0359-5. – URL: <http://www.studentlibrary.ru/book/ISBN5732503595.html> (дата обращения: 09.03.2021);

3 Новожилов, Б. М. Микропроцессоры и их применение в системах управления : учебное пособие / Б. М. Новожилов. - Москва : Издательство МГТУ им. Н. Э. Баумана, 2014. - 81 с. - ISBN 978-5-7038-4050-4. – URL: <http://www.studentlibrary.ru/book/ISBN9785703840504.html> (дата обращения: 09.03.2021);

4 Суханова, Н. В. Основы электроники и цифровой схемотехники : учебное пособие / Н. В. Суханова. – Москва : ВГУИТ, 2017. – 95 с. – ISBN 978-5-00032-226-0. – URL: <http://www.studentlibrary.ru/book/ISBN9785000322260.html> (дата обращения: 09.03.2021);

5 Аверченков, О. Е. Схемотехника: аппаратура и программы : учебное пособие / О. Е. Аверченков. – Москва : ДМК-пресс, 2012. – 588 с. – ISBN 978-5-94074-402-3. – URL: <http://www.studentlibrary.ru/book/ISBN9785940744023.html> (дата обращения: 09.03.2021).

б) ресурсы информационно-телекоммуникационной сети «Интернет»:

1 Консультант студента. Электронная библиотека технического ВУЗа : электронно-библиотечная система / ООО «Политехресурс». – Москва, [200 –]. – URL: <http://www.studentlibrary.ru>. – Режим доступа: для авторизир. пользователей;

2 ЛАНЬ : электронно-библиотечная система : [коллекция «Инженерно-технические науки»] / ООО «Издательство Лань». – Санкт-Петербург, [200 –]. – URL: <http://e.lanbook.com>. – Режим доступа: для авторизир. пользователей;

3 НАУЧНАЯ ЭЛЕКТРОННАЯ БИБЛИОТЕКА eLIBRARY.RU : база данных / ООО «НЭБ». – Москва, [200 –]. – URL: <http://elibrary.ru>. – Режим доступа: по подписке;

4 Образовательная платформа ЮРАЙТ / ООО «Электронное издательство Юрайт». – Москва, [200 –]. – URL: <https://urait.ru>. – Режим доступа: для авторизир. пользователей;

5 Университетская библиотека онлайн : электронно-библиотечная система / ООО «Директ-Медиа». – Москва, [200 –]. – URL: <http://www.biblioclub.ru>. – Режим доступа: для авторизир. пользователей;

6 Электронная библиотека // Научно-техническая библиотека СибГИУ : сайт. – Новокузнецк, [200 –]. – URL: <http://library.sibsiu.ru/LibrELibraryFullText.asp>. – Режим доступа: для авторизир. пользователей;

7 Электронный каталог : сайт / Научно-техническая библиотека СибГИУ. – Новокузнецк, [199 –]. – URL: <http://libr.sibsiu.ru>.

в) лицензионное и свободно распространяемое программное обеспечение:

- AutoCAD;
- KiCad;
- Microsoft Office 2010;
- Microsoft Windows 7;
- Microsoft Windows XP.

г) базы данных и информационно-справочные системы:

1 КонсультантПлюс : справочно-правовая система / ООО «Информационный центр АНВИК». – Новокузнецк, [199 –]. – Режим доступа: компьютерная сеть библиотеки Сиб. гос. индустр. ун-та.;

2 Система ГАРАНТ : электронный периодический справочник / ООО «Правовой центр «Гарант». – Кемерово, [200 –]. – Режим доступа: компьютерная сеть Сиб. гос. индустр. ун-та.;

3 Техэксперт : информационно-справочная система / ООО «Группа компаний «Кодекс». – Кемерово, [200 –]. – Режим доступа: компьютерная сеть Сиб. гос. индустр. ун-та.;

4 Электронный реферативный журнал (ЭлРЖ) : база данных / ВИНТИ РАН. – Москва, [200 –]. – Режим доступа: компьютерная сеть библиотеки Сиб. гос. индустр. ун-та.

11 Материально-техническое обеспечение учебной дисциплины

Материально-техническое обеспечение учебной дисциплины включает учебные аудитории, оснащенные оборудованием, компьютерной техникой, и техническими средствами обучения, в том числе:

- учебную аудиторию для проведения занятий лекционного типа, оборудованную учебной доской, экраном и мультимедийным проектором;
- учебную аудиторию для проведения занятий семинарского типа (практических занятий);
- учебную аудиторию для проведения занятий семинарского типа (лабораторных работ);
- помещения для самостоятельной работы, оснащенные компьютерной техникой с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду, научно-техническую библиотеку СибГИУ.

Рабочая программа дисциплины составлена в соответствии с требованиями ФГОС ВО по направлению подготовки (специальности) 11.03.04 «Электроника и микроэлектроника».

Составитель(и):

старший преподаватель Борщинский Максим Юрьевич (кафедра электротехники, электропривода и промышленной электроники).

Рабочая программа дисциплины рассмотрена и утверждена на заседании кафедры.

Приложение А

Аннотация рабочей программы дисциплины «Основы микропроцессорной техники»

по направлению подготовки (специальности)
11.03.04 «Электроника и наноэлектроника»
(направленность (профиль): «Промышленная электроника»)
форма обучения – Очная форма

1 Цели и задачи освоения учебной дисциплины

Целями учебной дисциплины являются:

- освоение обучающимися основных принципов построения, функционирования и использования современных средств микропроцессорной техники;
- формирование у обучающихся навыков разработки микропроцессорных систем для применения в науке и промышленности.

Задачами учебной дисциплины являются:

- изучение основных логических устройств;
- изучение архитектуры и логики работы микропроцессоров;
- применение аппаратных и программных средств при проектировании микропроцессорных устройств.

2 Место учебной дисциплины в структуре ООП по направлению подготовки (специальности)

Учебная дисциплина относится к учебным дисциплинам обязательной части **Блока 1 «Дисциплины (модули)»** ООП по направлению подготовки (специальности) 11.03.04 «Электроника и наноэлектроника».

Учебная дисциплина базируется на предварительном усвоении обучающимися учебных дисциплин:

- Информатика;
- Математика.

Учебная дисциплина дополняет знания, умения и навыки, получаемые по одновременно изучаемым и последующим дисциплинам:

- Микропроцессорные управляющие и информационные устройства.

3 Планируемые результаты обучения по учебной дисциплине

Процесс изучения учебной дисциплины направлен на формирование следующих компетенций:

- **Общепрофессиональные компетенции**

Наименование категории	Код и наименование ОПК	Код и наименование индикатора дости-	Планируемые результаты обуче-
------------------------	------------------------	--------------------------------------	-------------------------------

(группы) ОПК		жения ОПК	ния
Научное мышление	ОПК-1: Способен использовать положения, законы и методы естественных наук и математики для решения задач инженерной деятельности	ОПК-1.2 Применяет физические законы и математические методы для решения задач теоретического и прикладного характера	<ul style="list-style-type: none"> – знать: способы задания булевых функций с помощью таблиц истинности и методы их минимизации. – уметь: читать структурные и принципиальные схемы микропроцессорных устройств, . – владеть: навыками составления схем электронного устройства на основе логических функций.

– Универсальные компетенции

Наименование категории (группы) УК	Код и наименование УК	Код и наименование индикатора достижения УК	Планируемые результаты обучения
Системное и критическое мышление	УК-1: Способен осуществлять поиск, критический анализ и синтез информации, применять системный подход для решения поставленных задач	УК-1.3 Рассматривает различные варианты решения задачи, оценивает их преимущества и риски	<ul style="list-style-type: none"> – знать: схемотехнические решения выполнения арифметических и логических операций, матричное мультиплексирование данных между регистрами и по схеме с проводным ИЛИ. – уметь: применять полученные знания при эксплуатации микропроцессорной техники. – владеть: методами организации ввода информации в различных режимах.
		УК-1.5 Определяет и оценивает практические последствия возможных вариантов решения задачи	<ul style="list-style-type: none"> – знать: шинную организацию обмена информацией, назначение архитектурных элементов микропроцессоров, принципы функционирования процессора. – уметь: применять

			полученные знания при разработке микропроцессорной техники. – владеть: методами организации вывода информации в различных режимах.
--	--	--	---

4 Объем учебной дисциплины

Семестр / курс		ИТОГО	3 семестр
Форма промежуточной аттестации			экзамен
Трудоёмкость	<i>академ. час.</i>	216	216
	<i>зачетных единиц</i>	6	6
Лекции, <i>академ. час.</i>		36	36
в форме практической подготовки		0	0
Лабораторные работы, <i>академ. час.</i>		18	18
в форме практической подготовки		0	0
Практические занятия, <i>академ. час.</i>		36	36
в форме практической подготовки		0	0
Курсовая работа / проект, <i>академ. час.</i>		0	0
в форме практической подготовки		0	0
Консультации, <i>академ. час.</i>		0	0
в форме практической подготовки		0	0
Самостоятельная работа, <i>академ. час.</i>		90	90
в форме практической подготовки		0	0
Контроль, <i>академ. час.</i>		36	36
в форме практической подготовки		0	0

5 Краткое содержание учебной дисциплины

В структуре учебной дисциплины выделяются следующие основные разделы (темы):

Раздел 1 Арифметические основы теории цифровых устройств (Непозиционная и позиционная системы счисления. Системы счисления: двоичная; восьмеричная; десятичная; шестнадцатеричная. Правила перевода из одной системы счисления в другую. Представление чисел в форме с плавающей запятой. Представление чисел с фиксированной запятой. Кодирование положительных чисел в форме с фиксированной запятой. Кодирование отрицательных чисел в форме с фиксированной запятой. Перевод отрицательных чисел из дополнительного и обратного кодов в прямой код. Сложение положительных чисел. Сложение отрицательных чисел или чисел с разными знаками.);

Раздел 2 Логические основы цифровой схемотехники (Переключательные функции. Законы алгебры логики. Дизъюнктивные и конъюнктивные нормальные формы представления логических функций. Минимизация логических функций с использованием карт Карно. Анализ и синтез комбинационных схем. Правила оформления схем цифровых устройств. Функционально полные системы логических элементов. Ба-

зис. Особенности работы комбинационных схем. Гонки. Классификация элементов цифровой схемотехники. Основные характеристики и параметры элементов цифровой схемотехники.);

Раздел 3 Комбинационные устройства (Дешифраторы и шифраторы. Мультиплексоры и демультимплексоры. Цифровые компараторы. Одноразрядные и многоразрядные компараторы. Сумматоры. Арифметическо-логические устройства.);

Раздел 4 Последовательностные устройства (Триггеры. Регистры. Счётчики);

Раздел 5 Запоминающие устройства (Классификация и характеристики микросхем памяти. Структурная организация запоминающих устройств. Запоминающие элементы. Режим работы и характеристики статических БИС ЗУ. Организация статических ЗУ. Структурная организация БИС ЗУ. Запоминающие элементы статических ОЗУ. Запоминающие элементы динамических ОЗУ. Запоминающие элементы масочных ПЗУ. Запоминающие элементы однократно программируемых пользователем ПЗУ. Запоминающие элементы перепрограммируемых ПЗУ.);

Раздел 6 Организация функционирования микропроцессорной системы (Структура микропроцессора и микропроцессорной системы. Система команд микропроцессора).

6 Составитель(и):

старший преподаватель Борщинский Максим Юрьевич (кафедра электротехники, электропривода и промышленной электроники).