

**Аннотация
рабочей программы дисциплины «Основы микропроцессорной
техники»**

**по направлению подготовки (специальности)
11.03.04 - Электроника и наноэлектроника**

**(направленность (профиль) «Промышленная электроника»)
форма обучения – Очная форма**

1 Цели и задачи освоения учебной дисциплины

Целями учебной дисциплины являются:

- освоение обучающимися основных принципов построения, функционирования и использования современных средств микропроцессорной техники;
- формирование у обучающихся навыков разработки микропроцессорных систем для применения в науке и промышленности.

Задачами учебной дисциплины являются:

- изучение основных логических устройств;
- изучение архитектуры и логики работы микропроцессоров;
- применение аппаратных и программных средств при проектировании микропроцессорных устройств.

2 Место учебной дисциплины в структуре ООП по направлению подготовки (специальности)

Учебная дисциплина относится к учебным дисциплинам обязательной части **Блока 1. Дисциплины (модули)** ООП по направлению подготовки (специальности) 11.03.04 «Электроника и наноэлектроника».

Учебная дисциплина базируется на предварительном усвоении обучающимися учебных дисциплин:

- Математика;
- Информатика.

Учебная дисциплина дополняет знания, умения и навыки, получаемые по одновременно изучаемым и последующим дисциплинам:

- Проектирование информационно-управляющих систем;
- Микропроцессорные управляющие и информационные устройства;
- Программирование микропроцессорных систем.

3 Планируемые результаты обучения по учебной дисциплине

Процесс изучения учебной дисциплины направлен на формирование следующих компетенций:

- **Универсальные компетенции**

Наименование категории (группы) УК	Код и наименование УК	Код и наименование индикатора достижения УК	Планируемые результаты обучения
------------------------------------	-----------------------	---	---------------------------------

	<p>УК-2: Способен определять круг задач в рамках поставленной цели и выбирать оптимальные способы их решения, исходя из действующих правовых норм, имеющих ресурсы и ограничений</p>	<p>УК-2.1 Формулирует совокупность взаимосвязанных задач в рамках поставленной цели работы, обеспечивающих ее достижение. Определяет ожидаемые результаты решения поставленных задач</p>	<p>– знать: способы задания булевых функций с помощью таблиц истинности и методы их минимизации, схемотехнические решения выполнения арифметических и логических операций, матричное мультиплексирование данных между регистрами и по схеме с проводным ИЛИ, шинную организацию обмена информацией, назначение архитектурных элементов микропроцессоров, принципы функционирования процессора.</p> <p>– уметь: читать структурные и принципиальные схемы микропроцессорных устройств, применять полученные знания как при эксплуатации микро-процессорной техники, так и при её разработке.</p> <p>– владеть: методами организации ввода-вывода информации в различных режимах.</p>
--	--	--	---

4 Объем учебной дисциплины

Семестр / курс		ИТОГО	4 семестр
Форма промежуточной аттестации			
Трудоёмкость	<i>академ. час.</i>	252	252
	<i>зачетных единиц</i>	7	7
Лекции, <i>академ. час.</i>		32	32
Лабораторные работы, <i>академ. час.</i>		16	16
Практические работы, <i>академ. час.</i>		32	32
Курсовая работа / проект, <i>академ. час.</i>		0	0
Консультации, <i>академ. час.</i>		0	0
Самостоятельная работа, <i>академ. час.</i>		154	154
Контроль, <i>академ. час.</i>		18	18

5 Краткое содержание учебной дисциплины

В структуре учебной дисциплины выделяются следующие основные разделы (темы):

Раздел 1 Арифметические основы теории цифровых устройств (Непозиционная и позиционная системы счисления. Системы счисления: двоичная; восьмеричная; десятичная; шестнадцатеричная. Правила перевода из одной системы счисления в другую. Представление чисел в форме с плавающей запятой. Представление чисел с фиксированной запятой. Кодирование положительных чисел в форме с фиксированной запятой. Кодирование отрицательных чисел в форме с фиксированной запятой. Перевод отрицательных чисел из дополнительного и обратного кодов в прямой код. Сложение положительных чисел. Сложение отрицательных чисел или чисел с разными знаками.);

Раздел 2 Логические основы цифровой схемотехники (Переключательные функции. Законы алгебры логики. Дизъюнктивные и конъюнктивные нормальные формы представления логических функций. Минимизация логических функций с использованием карт Карно. Анализ и синтез комбинационных схем. Правила оформления схем цифровых устройств. Функционально полные системы логических элементов. Базис. Особенности работы комбинационных схем. Гонки. Классификация элементов цифровой схемотехники. Основные характеристики и параметры элементов цифровой схемотехники.);

Раздел 3 Комбинационные устройства (Дешифраторы и шифраторы. Мультиплексоры и демультиплексоры. Цифровые компараторы. Одноразрядные и многоразрядные компараторы. Сумматоры. Арифметическо-логические устройства.);

Раздел 4 Последовательностные устройства (Триггеры. Регистры. Счётчики);

Раздел 5 Запоминающие устройства (Классификация и характеристики микросхем памяти. Структурная организация запоминающих устройств. Запоминающие элементы. Режим работы и характеристики статических БИС ЗУ. Организация статических ЗУ. Структурная организация БИС ЗУ. Запоминающие элементы статических ОЗУ. Запоминающие элементы динамических ОЗУ. Запоминающие элементы масочных ПЗУ. Запоминающие элементы однократно программируемых пользователем ПЗУ. Запоминающие элементы перепрограммируемых ПЗУ.);

Раздел 6 Организация функционирования микропроцессорной системы (Структура микропроцессора и микропроцессорной системы. Система команд микропроцессора).

6 Составитель:

Борщинский Максим Юрьевич – старший преподаватель кафедры электротехники, электропривода и промышленной электроники.