Министерство науки и высшего образования Российской Федерации

Федеральное государственное бюджетное образовательное учреждение высшего образования
«Сибирский государственный индустриальный университет»

Кафедра электротехники, электропривода и промышленной электроники

УТВЕРЖДАЮ
Директор института
информационных технологий и
автоматизированных систем
_____ Л.Д. Павлова
подпись
«____» _____ 20___ г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

Основы микропроцессорной техники

13.03.02 «Электроэнергетика и электротехника»
(направленность (профиль): «Электроэнергетика и электротехника»)

Квалификация выпускника
Бакалавр

Форма обучения
Заочная форма

Срок обучения: 3 года 6 месяцев

Год начала подготовки 2023

Новокузнецк
2023

СибГИУ
Подлинник электронного документа хранится в системе электронного согласования документов СибГИУ
ДОКУМЕНТ ПОДПИСАН ЭП
Сертификат: 861a8d56fc2cfb6de53bd665403c592fd02b1419
Владелец: Ректор Юрьев Алексей Борисович
Действителен: с 12 февраля 2024 г. по 7 мая 2025 г.
Дата и время: 01-03-2024 00:52:25 ПРОВЕРИТЬ ПОДПИСЬ

1 Цели и задачи освоения учебной дисциплины

Целями учебной дисциплины являются:
- освоение обучающимися основных принципов построения, функционирования и использования современных средств микропроцессорной техники;
- формирование у обучающихся навыков разработки микропроцессорных систем для применения в науке и промышленности.

Задачами учебной дисциплины являются:
- изучение основных логических устройств;
- изучение архитектуры и логики работы микропроцессоров;
- применение аппаратных и программных средств при проектировании микропроцессорных устройств.

2 Место учебной дисциплины в структуре ООП по направлению подготовки (специальности)

Учебная дисциплина относится к учебным дисциплинам обязательной части **Блока 1 «Дисциплины (модули)»** ООП по направлению подготовки (специальности) 13.03.02 «Электроэнергетика и электротехника».

Учебная дисциплина базируется на предварительном усвоении обучающимися учебных дисциплин:
- Информатика.

Учебная дисциплина дополняет знания, умения и навыки, получаемые по одновременно изучаемым и последующим дисциплинам:
- Промышленные контроллеры;
- Микропроцессорные системы управления электроприводов;
- Элементы и узлы электронных приборов.

3 Планируемые результаты обучения по учебной дисциплине

Процесс изучения учебной дисциплины направлен на формирование следующих компетенций:

– Общепрофессиональные компетенции

Наименование категории (группы) ОПК	Код и наименование ОПК	Код и наименование индикатора достижения ОПК	Планируемые результаты обучения
Информационная культура	ОПК-2: Способен разрабатывать алгоритмы и компьютерные программы, пригодные для	ОПК-2.1 Разрабатывает алгоритмы, пригодные для практического применения при	– знать: различные методы и подходы к разработке алгоритмов. – уметь: разрабатывать

	практического применения	решении задач в области профессиональной деятельности	эффективные алгоритмы для решения задач в области микропроцессорной техники. – владеть: тестировать и отлаживать алгоритмы, учитывая возможные ограничения и особенности платформы.
		ОПК-2.2 Разрабатывает компьютерные программы, пригодные для практического применения при решении задач в области профессиональной деятельности	– знать: языки программирования и инструменты разработки, используемые в области микропроцессорной техники. – уметь: разрабатывать компьютерные программы, учитывая требования эффективности, надежности и безопасности. – владеть: навыками программирования на языках, применяемых в области микропроцессорной техники.
		ОПК-2.3 Подготавливает техническое описание разработанных алгоритмов и компьютерных программ	– знать: стандарты оформления технической документации. – уметь: описывать разработанные алгоритмы с использованием ясного и точного языка. – владеть:

			навыками составления технического описания с использованием соответствующих инструментов.
Фундаментальная подготовка	ОПК-3: Способен применять соответствующий физико-математический аппарат, методы анализа и моделирования, теоретического и экспериментального исследования при решении профессиональных задач	ОПК-3.2 Применяет естественнонаучные и общеинженерные знания и методы для решения практических задач	– знать: основы физики и электроники, необходимые для понимания работы микропроцессорной техники. – уметь: анализировать работу микропроцессорных систем с использованием естественнонаучных и общеинженерных методов. – владеть: компетенцией в выборе и применении различных микропроцессорных систем для конкретных задач и требований, учитывая их архитектуру, характеристики и возможности.

4 Объем и содержание учебной дисциплины

Учебные занятия по учебной дисциплине проводятся в форме контактной работы и в форме самостоятельной работы обучающихся.

Контактная работа включает в себя занятия лекционного типа (лекции), занятия семинарского типа (семинары, практические занятия, практикумы), промежуточную аттестацию обучающихся и иные формы взаимодействия обучающихся с педагогическими работниками и (или) лицами, привлекаемыми к реализации ООП на иных условиях, в том числе при проведении промежуточной аттестации обучающихся. Контактная работа может проводиться с применением электронного обучения, дистанционных образовательных технологий.

Объем учебной дисциплины

Сессия / курс		***ИТОГО***	***1 сессия / 2 курс***	***2 сессия / 2 курс***
Форма промежуточной аттестации				*экзамен*
Трудоёмкость	*академ. час.*	***216***	*36*	*180*
	зачетных единиц	***6***	*1*	*5*
Лекции, *академ. час.*		***4***	*2*	*2*
в форме практической подготовки		***0***	*0*	*0*
Лабораторные работы, *академ. час.*		***0***	*0*	*0*
в форме практической подготовки		***0***	*0*	*0*
Практические занятия, *академ. час.*		***6***	*0*	*6*
в форме практической подготовки		***0***	*0*	*0*
Курсовая работа / проект, *академ. час.*		***0***	*0*	*0*
в форме практической подготовки		***0***	*0*	*0*
Консультации, *академ. час.*		***0***	*0*	*0*
в форме практической подготовки		***0***	*0*	*0*
Самостоятельная работа, *академ. час.*		***197***	*34*	*163*
в форме практической подготовки		***0***	*0*	*0*
Контроль, *академ. час.*		***9***	*0*	*9*
в форме практической подготовки		***0***	*0*	*0*

Содержание учебной дисциплины

Раздел 1 Арифметические основы теории цифровых устройств (Непозиционная и позиционная системы счисления. Системы счисления: двоичная; восьмеричная; десятичная; шестнадцатеричная. Правила перевода из одной системы счисления в другую. Представление чисел в форме с плавающей запятой. Представление чисел с фиксированной запятой. Кодирование положительных чисел в форме с фиксированной запятой. Кодирование отрицательных чисел в форме с фиксированной запятой. Перевод отрицательных чисел из дополнительного и обратного кодов в прямой код. Сложение положительных чисел. Сложение отрицательных чисел или чисел с разными знаками.);

Раздел 2 Логические основы цифровой схемотехники (Переключательные функции. Законы алгебры логики. Дизъюнктивные и конъюнктивные нормальные формы представления логических функций. Минимизация логических функций с использованием карт Карно. Анализ и синтез комбинационных схем. Правила оформления схем цифровых устройств. Функционально полные системы ло-гических элементов. Базис. Особенности работы комбинационных схем. Гонки. Классификация элементов цифровой схемотехники. Ос-новные характеристики и параметры элементов цифровой схемотехники.);

Раздел 3 Комбинационные устройства (Дешифраторы и шифраторы. Мультиплексоры и демультиплексоры. Цифровые

компараторы. Одноразрядные и многоразрядные компараторы. Сумматоры. Арифметическо-логические устройства.);

Раздел 4 Последовательностные устройства (Триггеры. Регистры. Счётчики);

Раздел 5 Запоминающие устройства (Классификация и характеристики микросхем памяти. Структурная организация запоминающих устройств. Запоминающие элементы. Режим работы и характеристики статических БИС ЗУ. Организация статических ЗУ. Структурная организация БИС ЗУ. Запоминающие элементы статических ОЗУ. Запоминающие элементы динамических ОЗУ. Запоминающие элементы масочных ПЗУ. Запоминающие элементы однократно программируемых пользователем ПЗУ. Запоминающие элементы перепрограммируемых ПЗУ.);

Раздел 6 Организация функционирования микропроцессорной системы (Структура микропроцессора и микропроцессорной системы. Система команд микропроцессора).

5 Перечень тем лекций

№ раздела / темы дисциплины	Темы лекций	Трудоемкость, *академ.час*	
		всего	в форме практической подготовки
Раздел 1.	Арифметические основы теории цифровых устройств	0.4	
Раздел 2.	Логические основы цифровой схемотехники	0.8	
Раздел 3.	Комбинационные устройства	0.8	
Раздел 4.	Последовательностные устройства	0.8	
Раздел 5.	Запоминающие устройства	0.6	
Раздел 6.	Организация функционирования микропроцессорной системы	0.6	
Итого:		**4**	**0**

6 Перечень тем практических занятий (семинаров)

№ раздела / темы дисциплины	Темы практических занятий (семинаров)	Трудоемкость, *академ.час*	
		всего	в форме практической подготовки
Раздел 1.	Решение задач машинной и логической арифметики	1	
Раздел 2.	Решение задач на минимизацию булевых функций	2	
Раздел 3.	Решение задач на кодирующие устройства комбинационного типа	2	

Раздел 4.	Решение задач на последовательностные устройства	1	
Итого:		**6**	**0**

7 Перечень тем лабораторных работ

№ раздела / темы дисциплины	**Темы лабораторных работ**	**Трудоемкость, *академ.час***	
		всего	**в форме практической подготовки**
	Отсутствуют		
Итого:		**0**	**0**

8 Перечень тем курсовых работ (проектов)

№ раздела / темы дисциплины	**Темы курсовых работ (проектов)**	**Трудоемкость, *академ.час***	
		всего	**в форме практической подготовки**
	Отсутствуют		
Итого:		**0**	**0**

9 Виды самостоятельной работы

№ раздела / темы дисциплины	**Виды самостоятельной работы**	**Трудоемкость, *академ.час***	
		всего	**в форме практической подготовки**
Раздел 1.	1. Изучение теоретического материала; 2. Контрольная работа; 3. Оформление отчета о практической работе; 4. Подготовка к практическому занятию; 5. Прохождение тестирования.	27	
Раздел 2.	1. Изучение теоретического материала; 2. Контрольная работа; 3. Подготовка к практическому занятию; 4. Прохождение тестирования.	34	
Раздел 3.	1. Изучение теоретического материала; 2. Контрольная работа;	36	

	3. Оформление отчета о практической работе; 4. Подготовка к практическому занятию; 5. Прохождение тестирования.		
Раздел 4.	1. Изучение теоретического материала; 2. Контрольная работа; 3. Оформление отчета о практической работе; 4. Подготовка к практическому занятию; 5. Прохождение тестирования.	36	
Раздел 5.	1. Изучение теоретического материала; 2. Прохождение тестирования.	27	
Раздел 6.	1. Изучение теоретического материала; 2. Прохождение тестирования.	37	
Контроль	*Подготовка к экзамену*	9	
Итого:		**206**	**0**

10 Учебно-методическое и информационное обеспечение учебной дисциплины

а) литература:

1 Микропроцессорные системы : учебное пособие для вузов / Е. К. Александров, Р. И. Грушвицкий, М. С. Куприянов, О. Е. Мартынов и др. - Санкт-Петербург : Политехника, 2012. - 935 с. - ISBN 5-7325-0516-4. – URL: http://www.studentlibrary.ru/book/ISBN5732505164.html (дата обращения: 11.12.2023);

2 Пухальский, Г. И. Цифровые устройства : учебное пособие для вузов / Г. И. Пухальский, Т. Я. Новосельцева. - Санкт-Петербург : Политехника, 2012. - 885 с. - ISBN 5-7325-0359-5. – URL: http://www.studentlibrary.ru/book/ISBN5732503595.html (дата обращения: 11.12.2023);

3 Новожилов, Б. М. Микропроцессоры и их применение в системах управления : учебное пособие / Б. М. Новожилов. - Москва : Издательство МГТУ им. Н. Э. Баумана, 2014. - 81 с. - ISBN 978-5-7038-4050-4. – URL: http://www.studentlibrary.ru/book/ISBN9785703840504.html (дата обращения: 11.12.2023);

4 Суханова, Н. В. Основы электроники и цифровой схемотехники : учебное пособие / Н. В. Суханова. – Москва : ВГУИТ, 2017. – 95 с. – ISBN 978-5-00032-226-0. – URL: http://www.studentlibrary.ru/book/ISBN9785000322260.html (дата обращения: 11.12.2023);

5 Аверченков, О. Е. Схемотехника: аппаратура и программы / О. Е. Аверченков. – Москва : ДМК-пресс, 2012. – 588 с. – ISBN 978-5-94074-402-3. – URL: http://www.studentlibrary.ru/book/ISBN9785940744023.html (дата обращения: 11.12.2023).

б) ресурсы информационно-телекоммуникационной сети «Интернет»:

1 Консультант студента : электронно-библиотечная система / ООО «КОНСУЛЬТАНТ СТУДЕНТА». – Москва, [200 –]. – URL: http://www.studentlibrary.ru. – Режим доступа: для авторизир. пользователей;

2 ЛАНЬ : электронно-библиотечная система : [коллекция «Инженерно-технические науки»] / ООО «Издательство ЛАНЬ». – Санкт-Петербург, [200 –]. – URL: http://e.lanbook.com. – Режим доступа: для авторизир. пользователей;

3 НАУЧНАЯ ЭЛЕКТРОННАЯ БИБЛИОТЕКА eLIBRARY.RU : база данных / ООО «НЭБ». – Москва, [200 –]. – URL: http://elibrary.ru. – Режим доступа: по подписке;

4 Национальная электронная библиотека (НЭБ) : информационная система / ФГБУ «РГБ». – Москва, [2015 –]. – URL: http://rusneb.ru. – Режим доступа: по подписке;

5 Образовательная платформа ЮРАЙТ / ООО «Электронное издательство ЮРАЙТ». – Москва, [200 –]. – URL: https://urait.ru. – Режим доступа: для авторизир. пользователей;

6 Университетская библиотека онлайн : электронно-библиотечная система / ООО «Директ-Медиа». – Москва, [200 –]. – URL: https://biblioclub.ru. – Режим доступа: для авторизир. пользователей. – URL: http://www.biblioclub.ru;

7 Электронная библиотека // Научно-техническая библиотека СибГИУ : сайт. – Новокузнецк, [200 –]. – URL: http://library.sibsiu.ru/LibrELibraryFullText.asp. – Режим доступа: для авторизир. пользователей. – URL: https://library.sibsiu.ru/LibrELibraryFullText.asp;

8 Электронные периодические издания ИВИС : универсальная база данных / ООО «ИВИС». – Москва, [200 –]. – URL: http://eivis.ru. – Режим доступа: по подписке;

9 Электронный каталог : сайт / Научно-техническая библиотека СибГИУ. – Новокузнецк, [199 –]. – URL: http://libr.sibsiu.ru. – URL: https://libr.sibsiu.ru.

в) лицензионное и свободно распространяемое программное обеспечение:

– AutoCAD.

г) базы данных и информационно-справочные системы:

1 ГАРАНТ : справочно-правовая система / ООО «Правовой центр «Гарант». – Кемерово, [200 –]. – Режим доступа: компьютерная сеть Сиб. гос. индустр. ун-та.;

2 КонсультантПлюс : справочно-правовая система / ООО «Информационный центр АНВИК». – Новокузнецк, [199 –]. – Режим доступа: компьютерная сеть библиотеки Сиб. гос. индустр. ун-та.;

3 Техэксперт : информационно-справочная система / ООО «Группа компаний «Кодекс». – Кемерово, [200 –]. – Режим доступа: компьютерная сеть Сиб. гос. индустр. ун-та.

11 Материально-техническое обеспечение учебной дисциплины

Материально-техническое обеспечение учебной дисциплины включает учебные аудитории, оснащенные оборудованием, компьютерной техникой, и техническими средствами обучения, в том числе:

- учебную аудиторию для проведения занятий лекционного типа, оборудованную учебной доской, экраном и мультимедийным проектором;
- учебную аудиторию для проведения занятий семинарского типа (практических занятий);
- помещения для самостоятельной работы, оснащенные компьютерной техникой с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду, научно-техническую библиотеку СибГИУ.

Рабочая программа дисциплины составлена в соответствии с требованиями ФГОС ВО по направлению подготовки (специальности) 13.03.02 «Электроэнергетика и электротехника».

Составитель(и):

старший преподаватель Борщинский Максим Юрьевич (кафедра электротехники, электропривода и промышленной электроники).

Рабочая программа дисциплины рассмотрена и утверждена на заседании кафедры.

Приложение

Аннотация
рабочей программы дисциплины «Основы микропроцессорной техники»

по направлению подготовки (специальности)
13.03.02 «Электроэнергетика и электротехника»
(направленность (профиль): «Электроэнергетика и электротехника»)
форма обучения – Заочная форма

1 Цели и задачи освоения учебной дисциплины

Целями учебной дисциплины являются:

– освоение обучающимися основных принципов построения, функционирования и использования современных средств микропроцессорной техники;
– формирование у обучающихся навыков разработки микропроцессорных систем для применения в науке и промышленности.

Задачами учебной дисциплины являются:

– изучение основных логических устройств;
– изучение архитектуры и логики работы микропроцессоров;
– применение аппаратных и программных средств при проектировании микропроцессорных устройств.

2 Место учебной дисциплины в структуре ООП по направлению подготовки (специальности)

Учебная дисциплина относится к учебным дисциплинам обязательной части **Блока 1 «Дисциплины (модули)»** ООП по направлению подготовки (специальности) 13.03.02 «Электроэнергетика и электротехника».

Учебная дисциплина базируется на предварительном усвоении обучающимися учебных дисциплин:

– Информатика.

Учебная дисциплина дополняет знания, умения и навыки, получаемые по одновременно изучаемым и последующим дисциплинам:

– Промышленные контроллеры;
– Микропроцессорные системы управления электроприводов;
– Элементы и узлы электронных приборов.

3 Планируемые результаты обучения по учебной дисциплине

Процесс изучения учебной дисциплины направлен на формирование следующих компетенций:

– Общепрофессиональные компетенции

Наименование категории (группы) ОПК	Код и наименование ОПК	Код и наименование индикатора достижения ОПК	Планируемые результаты обучения
Информационная культура	ОПК-2: Способен разрабатывать алгоритмы и компьютерные программы, пригодные для практического применения	ОПК-2.1 Разрабатывает алгоритмы, пригодные для практического применения при решении задач в области профессиональной деятельности	– знать: различные методы и подходы к разработке алгоритмов. – уметь: разрабатывать эффективные алгоритмы для решения задач в области микропроцессорной техники. – владеть: тестировать и отлаживать алгоритмы, учитывая возможные ограничения и особенности платформы.
		ОПК-2.2 Разрабатывает компьютерные программы, пригодные для практического применения при решении задач в области профессиональной деятельности	– знать: языки программирования и инструменты разработки, используемые в области микропроцессорной техники. – уметь: разрабатывать компьютерные программы, учитывая требования эффективности, надежности и безопасности. – владеть: навыками программирования на языках, применяемых в области микропроцессорной техники.
		ОПК-2.3 Подготавливает	– знать: стандарты оформления

		техническое описание разработанных алгоритмов и компьютерных программ	технической документации. – уметь: описывать разработанные алгоритмы с использованием ясного и точного языка. – владеть: навыками составления технического описания с использованием соответствующих инструментов.
Фундаментальная подготовка	ОПК-3: Способен применять соответствующий физико-математический аппарат, методы анализа и моделирования, теоретического и экспериментального исследования при решении профессиональных задач	ОПК-3.2 Применяет естественнонаучные и общеинженерные знания и методы для решения практических задач	– знать: основы физики и электроники, необходимые для понимания работы микропроцессорной техники. – уметь: анализировать работу микропроцессорных систем с использованием естественнонаучных и общеинженерных методов. – владеть: компетенцией в выборе и применении различных микропроцессорных систем для конкретных задач и требований, учитывая их архитектуру, характеристики и возможности.

4 Объем учебной дисциплины

Сессия / курс	***ИТОГО***	***1 сессия / 2 курс***	***2 сессия / 2 курс***
Форма промежуточной аттестации			*экзамен*

Трудоёмкость	*академ. час.*	***216***	*36*	*180*
	зачетных единиц	***6***	*1*	*5*
Лекции, *академ. час.*		***4***	*2*	*2*
в форме практической подготовки		***0***	*0*	*0*
Лабораторные работы, *академ. час.*		***0***	*0*	*0*
в форме практической подготовки		***0***	*0*	*0*
Практические занятия, *академ. час.*		***6***	*0*	*6*
в форме практической подготовки		***0***	*0*	*0*
Курсовая работа / проект, *академ. час.*		***0***	*0*	*0*
в форме практической подготовки		***0***	*0*	*0*
Консультации, *академ. час.*		***0***	*0*	*0*
в форме практической подготовки		***0***	*0*	*0*
Самостоятельная работа, *академ. час.*		***197***	*34*	*163*
в форме практической подготовки		***0***	*0*	*0*
Контроль, *академ. час.*		***9***	*0*	*9*
в форме практической подготовки		***0***	*0*	*0*

5 Краткое содержание учебной дисциплины

В структуре учебной дисциплины выделяются следующие основные разделы (темы):

Раздел 1 Арифметические основы теории цифровых устройств (Непозиционная и позиционная системы счисления. Системы счисления: двоичная; восьмеричная; десятичная; шестнадцатеричная. Правила перевода из одной системы счисления в другую. Представление чисел в форме с плавающей запятой. Представление чисел с фиксированной запятой. Кодирование положительных чисел в форме с фиксированной запятой. Кодирование отрицательных чисел в форме с фиксированной запятой. Перевод отрицательных чисел из дополнительного и обратного кодов в прямой код. Сложение положительных чисел. Сложение отрицательных чисел или чисел с разными знаками.);

Раздел 2 Логические основы цифровой схемотехники (Переключательные функции. Законы алгебры логики. Дизъюнктивные и конъюнктивные нормальные формы представления логических функций. Минимизация логических функций с использованием карт Карно. Анализ и синтез комбинационных схем. Правила оформления схем цифровых устройств. Функционально полные системы ло-гических элементов. Базис. Особенности работы комбинационных схем. Гонки. Классификация элементов цифровой схемотехники. Ос-новные характеристики и параметры элементов цифровой схемотехники.);

Раздел 3 Комбинационные устройства (Дешифраторы и шифраторы. Мультиплексоры и демультиплексоры. Цифровые компараторы. Одноразрядные и многоразрядные компараторы. Сумматоры. Арифметическо-логические устройства.);

Раздел 4 Последовательностные устройства (Триггеры. Регистры. Счётчики);

Раздел 5 Запоминающие устройства (Классификация и характеристики микросхем памяти. Структурная организация запоминающих устройств. Запоминающие элементы. Режим работы и характеристики статических БИС ЗУ. Организация статических ЗУ. Структурная организация БИС ЗУ. Запоминающие элементы статических ОЗУ. Запоминающие элементы динамических ОЗУ. Запоминающие элементы масочных ПЗУ. Запоминающие элементы однократно программируемых пользователем ПЗУ. Запоминающие элементы перепрограммируемых ПЗУ.);

Раздел 6 Организация функционирования микропроцессорной системы (Структура микропроцессора и микропроцессорной системы. Система команд микропроцессора).

6 Составитель(и):

старший преподаватель Борщинский Максим Юрьевич (кафедра электротехники, электропривода и промышленной электроники).