Министерство науки и высшего образования Российской Федерации

Федеральное государственное бюджетное образовательное учреждение высшего образования
«Сибирский государственный индустриальный университет»

Кафедра электротехники, электропривода и промышленной электроники

УТВЕРЖДАЮ
Проректор по учебной работе
_____ М.В. Темлянцев
подпись
«____» _____ 20___ г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

Основы микропроцессорной техники

44.03.05 «Педагогическое образование (с двумя профилями подготовки)»
(направленность (профиль): «Информатика и образовательная робототехника»)

Квалификация выпускника
Бакалавр

Форма обучения
Очная форма

Срок обучения: 5 лет

Год начала подготовки 2022

Новокузнецк
2022

СибГИУ Подлинник электронного документа хранится в системе электронного согласования документов СибГИУ
ДОКУМЕНТ ПОДПИСАН ЭП
Сертификат: 861a8d56fc2cfb6de53bd665403c592fd02b1419
Владелец: Ректор Юрьев Алексей Борисович
Действителен: с 12 февраля 2024 г. по 7 мая 2025 г.
Дата и время: 01-03-2024 01:05:11 ПРОВЕРИТЬ ПОДПИСЬ

1 Цели и задачи освоения учебной дисциплины

Целями учебной дисциплины являются:
- освоение обучающимися основных принципов построения, функционирования и использования современных средств микропроцессорной техники;
- формирование у обучающихся навыков разработки микропроцессорных систем для применения в науке и промышленности.

Задачами учебной дисциплины являются:
- изучение основных логических устройств;
- изучение архитектуры и логики работы микропроцессоров;
- применение аппаратных и программных средств при проектировании микропроцессорных устройств.

2 Место учебной дисциплины в структуре ООП по направлению подготовки (специальности)

Учебная дисциплина относится к учебным дисциплинам обязательной части **Блока 1 «Дисциплины (модули)»** ООП по направлению подготовки (специальности) 44.03.05 «Педагогическое образование (с двумя профилями подготовки)».

Учебная дисциплина базируется на предварительном усвоении обучающимися учебных дисциплин:
- Информационные технологии.

Учебная дисциплина дополняет знания, умения и навыки, получаемые по одновременно изучаемым и последующим дисциплинам:
- Методика обучения информатике;
- Электронные устройства мехатронных и робототехнических систем;
- Информационные технологии в обучении информатике.

3 Планируемые результаты обучения по учебной дисциплине

Процесс изучения учебной дисциплины направлен на формирование следующих компетенций:

– Общепрофессиональные компетенции

Наименование категории (группы) ОПК	Код и наименование ОПК	Код и наименование индикатора достижения ОПК	Планируемые результаты обучения
Научные основы педагогической деятельности	ОПК-8: Способен осуществлять педагогическую деятельность на основе специальных научных знаний	ОПК-8.1 Демонстрирует знание достижений научных исследований в сфере образования и	– знать: современные достижения научных исследований в сфере образования

		закономерности проектирования и осуществления образовательного процесса	и закономерности проектирования и осуществления образовательного процесса. – уметь: использовать информацию о достижениях в научных исследований в сфере образования и закономерности проектирования и осуществления образовательного процесса. – владеть: навыками поиска информации по современным достижениям научных исследований в сфере образования и закономерности проектирования и осуществления образовательного процесса.
		ОПК-8.2 Использует современные средства, методы и формы организации урочной и внеурочной деятельности; использует специальные научные знания для организации урочной и внеурочной деятельности обучающихся, а также в дополнительном образовании детей	– знать: способы задания булевых функций с помощью таблиц истинности и методы их минимизации. – уметь: читать структурные и принципиальные схемы цифровых устройств. – владеть: навыками составления схем электронного устройства на основе логических функций.
		ОПК-8.3 Реализует методы, формы,	– знать: шинную организацию

		средства обучения и технологии их использования с учетом результатов научных исследований, в том числе выходящих за рамки учебных занятий, для осуществления проектной деятельности обучающихся; действия организации различных видов внеурочной деятельности: игровой, учебно-исследовательской, художественно-продуктивной, культурно-досуговой	обмена информацией, принципы функционирования процессора, синтаксис ассемблера;. – уметь: читать структурные и принципиальные схемы микропроцессорных устройств, использовать средства программирования и отладки программ на ассемблере;. – владеть: методами программирования микропроцессорных устройств..

4 Объем и содержание учебной дисциплины

Учебные занятия по учебной дисциплине проводятся в форме контактной работы и в форме самостоятельной работы обучающихся.

Контактная работа обучающихся с педагогическим работником включает в себя занятия лекционного типа (лекции), занятия семинарского типа (семинары, практические занятия, практикумы), промежуточную аттестацию обучающихся и иную контактную работу, предусматривающую групповую или индивидуальную работу обучающихся с педагогическим работником. Контактная работа обучающихся с педагогическим работником может быть аудиторной, внеаудиторной, а также проводиться в электронной информационно-образовательной среде.

Объем учебной дисциплины

Семестр / курс		***ИТОГО***	***5 семестр***
Форма промежуточной аттестации			*экзамен*
Трудоёмкость	*академ. час.*	***180***	*180*
	зачетных единиц	***5***	*5*
Лекции, *академ. час.*		***16***	*16*
в форме практической подготовки		***0***	*0*
Лабораторные работы, *академ. час.*		***0***	*0*
в форме практической подготовки		***0***	*0*
Практические занятия, *академ. час.*		***16***	*16*

в форме практической подготовки	***0***	*0*
Курсовая работа / проект, *академ. час.*	***0***	*0*
в форме практической подготовки	***0***	*0*
Консультации, *академ. час.*	***0***	*0*
в форме практической подготовки	***0***	*0*
Самостоятельная работа, *академ. час.*	***94***	*94*
в форме практической подготовки	***0***	*0*
Контроль, *академ. час.*	***54***	*54*
в форме практической подготовки	***0***	*0*

Содержание учебной дисциплины

Раздел 1 Арифметические основы теории цифровых устройств (Непозиционная и позиционная системы счисления. Системы счисления: двоичная; восьмеричная; десятичная; шестнадцатеричная. Правила перевода из одной системы счисления в другую. Представление чисел в форме с плавающей запятой. Представление чисел с фиксированной запятой. Кодирование положительных чисел в форме с фиксированной запятой. Кодирование отрицательных чисел в форме с фиксированной запятой. Перевод отрицательных чисел из дополнительного и обратного кодов в прямой код. Сложение положительных чисел. Сложение отрицательных чисел или чисел с разными знаками.);

Раздел 2 Логические основы цифровой схемотехники (Переключательные функции. Законы алгебры логики. Дизъюнктивные и конъюнктивные нормальные формы представления логических функций. Минимизация логических функций с использованием карт Карно. Анализ и синтез комбинационных схем. Правила оформления схем цифровых устройств. Функционально полные системы ло-гических элементов. Базис. Особенности работы комбинационных схем. Гонки. Классификация элементов цифровой схемотехники. Ос-новные характеристики и параметры элементов цифровой схемотехники.);

Раздел 3 Комбинационные устройства (Дешифраторы и шифраторы. Мультиплексоры и демультиплексоры. Цифровые компараторы. Одноразрядные и многоразрядные компараторы. Сумматоры. Арифметическо-логические устройства.);

Раздел 4 Последовательностные устройства (Триггеры. Регистры. Счётчики);

Раздел 5 Запоминающие устройства (Классификация и характеристики микросхем памяти. Структурная организация запоминающих устройств. Запоминающие элементы. Режим работы и характеристики статических БИС ЗУ. Организация статических ЗУ. Структурная организация БИС ЗУ. Запоминающие элементы статических ОЗУ. Запоминающие элементы динамических ОЗУ. Запоминающие элементы масочных ПЗУ. Запоминающие элементы однократно программируемых пользователем ПЗУ. Запоминающие элементы перепрограммируемых ПЗУ.);

Раздел 6 Организация функционирования микропроцессорной системы (Структура микропроцессора и микропроцессорной системы. Система команд микропроцессора).

5 Перечень тем лекций

№ раздела / темы дисциплины	Темы лекций	Трудоемкость, *академ.час*	
		всего	в форме практической подготовки
Раздел 1.	Арифметические основы теории цифровых устройств	2	
Раздел 2.	Логические основы цифровой схемотехники	3	
Раздел 3.	Комбинационные устройства	3	
Раздел 4.	Последовательностные устройства	3	
Раздел 5.	Запоминающие устройства	3	
Раздел 6.	Организация функционирования микропроцессорной системы	2	
Итого:		**16**	**0**

6 Перечень тем практических занятий (семинаров)

№ раздела / темы дисциплины	Темы практических занятий (семинаров)	Трудоемкость, *академ.час*	
		всего	в форме практической подготовки
Раздел 1.	Решение задач машинной и логической арифметики	4	
Раздел 2.	Решение задач на минимизацию булевых функций	4	
Раздел 3.	Решение задач на кодирующие устройства комбинационного типа	4	
Раздел 4.	Решение задач на последовательностные устройства	4	
Итого:		**16**	**0**

7 Перечень тем лабораторных работ

№ раздела / темы дисциплины	Темы лабораторных работ	Трудоемкость, *академ.час*	
		всего	в форме практической подготовки
	Отсутствуют		
Итого:		**0**	**0**

8 Перечень тем курсовых работ (проектов)

№ раздела / темы дисциплины	Темы курсовых работ (проектов)	Трудоемкость, *академ.час*	
		всего	**в форме практической подготовки**
	Отсутствуют		
Итого:		**0**	**0**

9 Виды самостоятельной работы

№ раздела / темы дисциплины	Виды самостоятельной работы	Трудоемкость, *академ.час*	
		всего	**в форме практической подготовки**
Раздел 1.	1. Изучение теоретического материала; 2. Оформление отчета о практической работе; 3. Подготовка к практическому занятию.	15	
Раздел 2.	1. Изучение теоретического материала; 2. Оформление отчета о практической работе; 3. Подготовка к практическому занятию.	18	
Раздел 3.	1. Изучение теоретического материала; 2. Оформление отчета о практической работе; 3. Подготовка к практическому занятию.	18	
Раздел 4.	1. Изучение теоретического материала; 2. Оформление отчета о практической работе; 3. Подготовка к практическому занятию.	18	
Раздел 5.	1. Изучение теоретического материала.	15	
Раздел 6.	1. Изучение теоретического материала.	10	
Контроль	*Подготовка к экзамену*	54	
Итого:		**148**	**0**

10 Учебно-методическое и информационное обеспечение учебной дисциплины

а) литература:

1 Микропроцессорные системы : учебное пособие для вузов/ Е. К. Александров, Р. И. Грушвицкий, М. С. Куприянов, О. Е. Мартынов, Д. И. Панфилов, Т. В. Ремизевич, Ю. С. Татаринов, Е. П. Угрюмов, И. И. Шагурин; Под общ. ред. Д. В. Пузанкова. - Санкт-петербург : Политехника, 2012. - 935 с. - ISBN 5-7325-0516-4. – URL: http://www.studentlibrary.ru/book/ISBN5732505164.html (дата обращения: 06.06.2022);

2 Пухальский, Г. И. Цифровые устройства : учебное пособие для вузов / Г. И. Пухальский, Т. Я. Новосельцева. - Санкт-Петербург : Политехника, 2012. - 885 с. - ISBN 5-7325-0359-5. – URL: http://www.studentlibrary.ru/book/ISBN5732503595.html (дата обращения: 06.06.2022);

3 Новожилов, Б. М. Микропроцессоры и их применение в системах управления : учебное пособие / Б. М. Новожилов. - Москва : Издательство МГТУ им. Н. Э. Баумана, 2014. - 81 с. - ISBN 978-5-7038-4050-4. – URL: http://www.studentlibrary.ru/book/ISBN9785703840504.html (дата обращения: 06.06.2022);

4 Суханова, Н. В. Основы электроники и цифровой схемотехники : учебное пособие / Н. В. Суханова. – Москва : ВГУИТ, 2017. – 95 с. – ISBN 978-5-00032-226-0. – URL: http://www.studentlibrary.ru/book/ISBN9785000322260.html (дата обращения: 06.06.2022);

5 Аверченков, О. Е. Схемотехника: аппаратура и программы : учебное пособие / О. Е. Аверченков. – Москва : ДМК-пресс, 2012. – 588 с. – ISBN 978-5-94074-402-3. – URL: http://www.studentlibrary.ru/book/ISBN9785940744023.html (дата обращения: 06.06.2022).

б) ресурсы информационно-телекоммуникационной сети «Интернет»:

1 Консультант студента. Электронная библиотека технического ВУЗа : электронно-библиотечная система / ООО «Политехресурс». – Москва, [200 –]. – URL: http://www.studentlibrary.ru. – Режим доступа: для авторизир. пользователей;

2 ЛАНЬ : электронно-библиотечная система : [коллекция «Инженерно-технические науки»] / ООО «Издательство Лань». – Санкт-Петербург, [200 –]. – URL: http://e.lanbook.com. – Режим доступа: для авторизир. пользователей;

3 НАУЧНАЯ ЭЛЕКТРОННАЯ БИБЛИОТЕКА eLIBRARY.RU : база данных / ООО «НЭБ». – Москва, [200 –]. – URL: http://elibrary.ru. – Режим доступа: по подписке;

4 Образовательная платформа ЮРАЙТ / ООО «Электронное издательство Юрайт». – Москва, [200 –]. – URL: https://urait.ru. – Режим доступа: для авторизир. пользователей;

5 Университетская библиотека онлайн : электронно-библиотечная система / ООО «Директ-Медиа». – Москва, [200 –]. – URL: http://www.biblioclub.ru. – Режим доступа: для авторизир. пользователей;

6 Электронная библиотека // Научно-техническая библиотека СибГИУ : сайт. – Новокузнецк, [200 –]. – URL: http://library.sibsiu.ru/LibrELibraryFullText.asp. – Режим доступа: для авторизир. пользователей. – URL: https://library.sibsiu.ru/LibrELibraryFullText.asp;

7 Электронно-библиотечная система IPRbooks : [коллекции: «Дошкольная педагогика. Педагогика школы», «Педагогика. Образование»] / ООО Компания «Ай Пи Ар Медиа». – Москва, [200 –]. – URL: http://www.iprbookshop.ru. – Режим доступа: для авторизир. пользователей;

8 Электронный каталог : сайт / Научно-техническая библиотека СибГИУ. – Новокузнецк, [199 –]. – URL: http://libr.sibsiu.ru. – URL: https://libr.sibsiu.ru.

в) лицензионное и свободно распространяемое программное обеспечение:

– AutoCAD;
– KiCad;
– Microsoft Office 2010;
– Microsoft Windows 7;
– Microsoft Windows XP.

г) базы данных и информационно-справочные системы:

1 КонсультантПлюс : справочно-правовая система / ООО «Информационный центр АНВИК». – Новокузнецк, [199 –]. – Режим доступа: компьютерная сеть библиотеки Сиб. гос. индустр. ун-та.;

2 Система ГАРАНТ : электронный периодический справочник / ООО «Правовой центр «Гарант». – Кемерово, [200 –]. – Режим доступа: компьютерная сеть Сиб. гос. индустр. ун-та.;

3 Техэксперт : информационно-справочная система / ООО «Группа компаний «Кодекс». – Кемерово, [200 –]. – Режим доступа: компьютерная сеть Сиб. гос. индустр. ун-та.;

4 Электронный реферативный журнал (ЭлРЖ) : база данных / ВИНИТИ РАН. – Москва, [200 –]. – Режим доступа: компьютерная сеть библиотеки Сиб. гос. индустр. ун-та.

11 Материально-техническое обеспечение учебной дисциплины

Материально-техническое обеспечение учебной дисциплины включает учебные аудитории, оснащенные оборудованием,

компьютерной техникой, и техническими средствами обучения, в том числе:
- учебную аудиторию для проведения занятий лекционного типа, оборудованную учебной доской, экраном и мультимедийным проектором;
- учебную аудиторию для проведения занятий семинарского типа (практических занятий);
- учебную аудиторию для проведения занятий семинарского типа (лабораторных работ);
- помещения для самостоятельной работы, оснащенные компьютерной техникой с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду, научно-техническую библиотеку СибГИУ.

Рабочая программа дисциплины составлена в соответствии с требованиями ФГОС ВО по направлению подготовки (специальности) 44.03.05 «Педагогическое образование (с двумя профилями подготовки)».

Составитель(и):

старший преподаватель Борщинский Максим Юрьевич (кафедра электротехники, электропривода и промышленной электроники).

Рабочая программа дисциплины рассмотрена и утверждена на заседании кафедры.

Приложение А

Аннотация
рабочей программы дисциплины «Основы микропроцессорной техники»

по направлению подготовки (специальности)
44.03.05 «Педагогическое образование (с двумя профилями подготовки)»
(направленность (профиль): «Информатика и образовательная робототехника»)
форма обучения – Очная форма

1 Цели и задачи освоения учебной дисциплины

Целями учебной дисциплины являются:

– освоение обучающимися основных принципов построения, функционирования и использования современных средств микропроцессорной техники;
– формирование у обучающихся навыков разработки микропроцессорных систем для применения в науке и промышленности.

Задачами учебной дисциплины являются:

– изучение основных логических устройств;
– изучение архитектуры и логики работы микропроцессоров;
– применение аппаратных и программных средств при проектировании микропроцессорных устройств.

2 Место учебной дисциплины в структуре ООП по направлению подготовки (специальности)

Учебная дисциплина относится к учебным дисциплинам обязательной части **Блока 1 «Дисциплины (модули)»** ООП по направлению подготовки (специальности) 44.03.05 «Педагогическое образование (с двумя профилями подготовки)».

Учебная дисциплина базируется на предварительном усвоении обучающимися учебных дисциплин:

– Информационные технологии.

Учебная дисциплина дополняет знания, умения и навыки, получаемые по одновременно изучаемым и последующим дисциплинам:

– Методика обучения информатике;
– Электронные устройства мехатронных и робототехнических систем;
– Информационные технологии в обучении информатике.

3 Планируемые результаты обучения по учебной дисциплине

Процесс изучения учебной дисциплины направлен на формирование следующих компетенций:

– Общепрофессиональные компетенции

Наименование категории (группы) ОПК	Код и наименование ОПК	Код и наименование индикатора достижения ОПК	Планируемые результаты обучения
Научные основы педагогической деятельности	ОПК-8: Способен осуществлять педагогическую деятельность на основе специальных научных знаний	ОПК-8.1 Демонстрирует знание достижений научных исследований в сфере образования и закономерности проектирования и осуществления образовательного процесса	– знать: современные достижения научных исследований в сфере образования и закономерности проектирования и осуществления образовательного процесса. – уметь: использовать информацию о достижениях в научных исследований в сфере образования и закономерности проектирования и осуществления образовательного процесса. – владеть: навыками поиска информации по современным достижениям научных исследований в сфере образования и закономерности проектирования и осуществления образовательного процесса.
		ОПК-8.2 Использует современные средства, методы и формы организации урочной и внеурочной деятельности;	– знать: способы задания булевых функций с помощью таблиц истинности и методы их минимизации.

		использует специальные научные знания для организации урочной и внеурочной деятельности обучающихся, а также в дополнительном образовании детей	– уметь: читать структурные и принципиальные схемы цифровых устройств. – владеть: навыками составления схем электронного устройства на основе логических функций.
		ОПК-8.3 Реализует методы, формы, средства обучения и технологии их использования с учетом результатов научных исследований, в том числе выходящих за рамки учебных занятий, для осуществления проектной деятельности обучающихся; действия организации различных видов внеурочной деятельности: игровой, учебно-исследовательской, художественно-продуктивной, культурно-досуговой	– знать: шинную организацию обмена информацией, принципы функционирования процессора, синтаксис ассемблера;. – уметь: читать структурные и принципиальные схемы микропроцессорных устройств, использовать средства программирования и отладки программ на ассемблере;. – владеть: методами программирования микропроцессорных устройств..

4 Объем учебной дисциплины

Семестр / курс		***ИТОГО***	***5 семестр***
Форма промежуточной аттестации			*экзамен*
Трудоёмкость	*академ. час.*	***180***	*180*
	зачетных единиц	***5***	*5*
Лекции, *академ. час.*		***16***	*16*
в форме практической подготовки		***0***	*0*
Лабораторные работы, *академ. час.*		***0***	*0*
в форме практической подготовки		***0***	*0*
Практические занятия, *академ. час.*		***16***	*16*
в форме практической подготовки		***0***	*0*
Курсовая работа / проект, *академ. час.*		***0***	*0*

в форме практической подготовки	***0***	*0*
Консультации, *академ. час.*	***0***	*0*
в форме практической подготовки	***0***	*0*
Самостоятельная работа, *академ. час.*	***94***	*94*
в форме практической подготовки	***0***	*0*
Контроль, *академ. час.*	***54***	*54*
в форме практической подготовки	***0***	*0*

5 Краткое содержание учебной дисциплины

В структуре учебной дисциплины выделяются следующие основные разделы (темы):

Раздел 1 Арифметические основы теории цифровых устройств (Непозиционная и позиционная системы счисления. Системы счисления: двоичная; восьмеричная; десятичная; шестнадцатеричная. Правила перевода из одной системы счисления в другую. Представление чисел в форме с плавающей запятой. Представление чисел с фиксированной запятой. Кодирование положительных чисел в форме с фиксированной запятой. Кодирование отрицательных чисел в форме с фиксированной запятой. Перевод отрицательных чисел из дополнительного и обратного кодов в прямой код. Сложение положительных чисел. Сложение отрицательных чисел или чисел с разными знаками.);

Раздел 2 Логические основы цифровой схемотехники (Переключательные функции. Законы алгебры логики. Дизъюнктивные и конъюнктивные нормальные формы представления логических функций. Минимизация логических функций с использованием карт Карно. Анализ и синтез комбинационных схем. Правила оформления схем цифровых устройств. Функционально полные системы ло-гических элементов. Базис. Особенности работы комбинационных схем. Гонки. Классификация элементов цифровой схемотехники. Ос-новные характеристики и параметры элементов цифровой схемотехники.);

Раздел 3 Комбинационные устройства (Дешифраторы и шифраторы. Мультиплексоры и демультиплексоры. Цифровые компараторы. Одноразрядные и многоразрядные компараторы. Сумматоры. Арифметическо-логические устройства.);

Раздел 4 Последовательностные устройства (Триггеры. Регистры. Счётчики);

Раздел 5 Запоминающие устройства (Классификация и характеристики микросхем памяти. Структурная организация запоминающих устройств. Запоминающие элементы. Режим работы и характеристики статических БИС ЗУ. Организация статических ЗУ. Структурная организация БИС ЗУ. Запоминающие элементы статических ОЗУ. Запоминающие элементы динамических ОЗУ. Запоминающие элементы масочных ПЗУ. Запоминающие элементы однократно программируемых пользователем ПЗУ. Запоминающие элементы перепрограммируемых ПЗУ.);

Раздел 6 Организация функционирования микропроцессорной системы (Структура микропроцессора и микропроцессорной системы. Система команд микропроцессора).

6 Составитель(и):

старший преподаватель Борщинский Максим Юрьевич (кафедра электротехники, электропривода и промышленной электроники).